

ตารางแสดงวงเงินงบประมาณที่ได้รับจัดสรรและรายละเอียดค่าใช้จ่าย

การจัดซื้อจัดจ้างที่มีไข้งานก่อสร้าง

1. ชื่อโครงการ ชุดฝึกปฏิบัติการออกแบบวงจรรวมและชิปปัญญาประดิษฐ์ (IC and AI Chip) สำหรับอุตสาหกรรมเซมิคอนดักเตอร์ (Semiconductor) จำนวน 1 ชุด
2. หน่วยงานเจ้าของโครงการ ภาควิชาวิศวกรรมคอมพิวเตอร์ คณะวิศวกรรมศาสตร์
3. วงเงินงบประมาณที่ได้รับจัดสรร 1,930,000 บาท (หนึ่งล้านเก้าแสนสามหมื่นบาทถ้วน)
4. วันที่กำหนดราคากลาง (ราคาอ้างอิง) วันที่ 26... เดือน ...มิถุนายน..... ปี พ.ศ. 2569.....

ลำดับที่	รายละเอียด	จำนวน	หน่วย	ราคาต่อหน่วย	ราคารวม
ชุดฝึกปฏิบัติการออกแบบวงจรรวมและชิปปัญญาประดิษฐ์ (IC and AI Chip) สำหรับอุตสาหกรรมเซมิคอนดักเตอร์ (Semiconductor) จำนวน 1 ชุด ประกอบด้วย					
1	เครื่องมือช่วยสำหรับประมวลผลซอฟต์แวร์ออกแบบวงจรรวม	2	เครื่อง	819,000	1,638,000
2	เครื่องสำรองไฟฟ้า ขนาด 10 kVA	1	เครื่อง	270,000	270,000
3	ตู้สำหรับจัดเก็บเครื่องคอมพิวเตอร์และอุปกรณ์แบบที่ 2 ขนาด 42U	1	ตู้	22,000	22,000
	รวมเป็นเงินทั้งสิ้น				1,930,000.00
	หนึ่งล้านเก้าแสนสามหมื่นบาทถ้วน				

5. แหล่งที่มาของราคากลาง (ราคาอ้างอิง)

5.1 ซิมโฟนี คอมมูนิเคชั่น จำกัด (มหาชน)

5.2 เทอร์มินอล เอ จำกัด

5.3 Samart Infonet Company Limited

6. รายชื่อเจ้าหน้าที่คณะกรรมการกำหนดราคากลาง (ราคาอ้างอิง) ทุกคน




 (ผู้ช่วยศาสตราจารย์ ดร.ธนลิน บุญนาม) (ผู้ช่วยศาสตราจารย์เจษฎา อรุณฤกษ์) (อาจารย์ ดร.พชร ศรีมุข)